

РОСЖЕЛДОР  
Федеральное государственное бюджетное образовательное учреждение  
высшего образования  
«Ростовский государственный университет путей сообщения»  
(ФГБОУ ВО РГУПС)  
Волгоградский техникум железнодорожного транспорта  
(ВТЖТ – филиал РГУПС)

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ  
ЦИФРОВАЯ СХЕМОТЕХНИКА

для специальности

27.02.03 Автоматика и телемеханика на транспорте  
(железнодорожном транспорте)

ОДОБРЕНО

УТВЕРЖДАЮ

Цикловой комиссией специальности  
27.02.03. Автоматика и телемеханика

на транспорте

(железнодорожном транспорте)

Председатель ЦК

 Л.В.Сизикова \_

«31» мая 2024г.

Заместитель директора

 Е.В. Собина

«31» мая 2024г.

\_\_\_\_\_ 20 г.

Рабочая программа учебной дисциплины разработана в соответствии с ФГОС СПО по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

**Организация-разработчик:** Волгоградский техникум железнодорожного транспорта – филиал федерального государственного бюджетного образовательного учреждения высшего образования «Ростовский государственный университет путей сообщений».

**Разработчик:** Осадчук С.В.- преподаватель ВТЖТ-филиала РГУПС

## **СОДЕРЖАНИЕ**

- 1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ**

# 1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ ОП.08 ЦИФРОВАЯ СХЕМОТЕХНИКА

## 1.1. Место дисциплины в структуре основной профессиональной образовательной программы:

Учебная дисциплина «Цифровая схемотехника» является обязательной частью общепрофессионального цикла основной образовательной программы в соответствии с ФГОС СПО по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

Учебная дисциплина «Цифровая схемотехника» обеспечивает формирование профессиональных и общих компетенций по всем видам деятельности ФГОС СПО по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте). Особое значение дисциплина имеет при формировании и развитии ОК 1 - ОК 6, ОК 9, ПК 1.1

## 1.2. Цель и планируемые результаты освоения дисциплины

В рамках программы учебной дисциплины обучающимися усваиваются умения и знания:

Код ПК ОК	Умения	Знания
ОК 1 - ОК 6, ОК 9, ПК 1.1	– использовать типовые средства вычислительной техники и программного обеспечения; – проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам.	– виды информации и способы ее представления в ЭВМ; – алгоритмы функционирования цифровой схемотехники.

Коды	Планируемые результаты освоения дисциплины
ОК 1	Выбирать способы решения задач профессиональной деятельности применительно к различным контекстам
ОК 2	Использовать современные средства поиска, анализа и интерпретации информации и информационные технологии для выполнения задач профессиональной деятельности
ОК 3.	Планировать и реализовывать собственное профессиональное и личностное развитие, предпринимательскую деятельность в профессиональной сфере, использовать знания по финансовой грамотности в различных жизненных ситуациях
ОК 4.	Эффективно взаимодействовать и работать в коллективе и команде
ОК 5	Осуществлять устную и письменную коммуникацию на государственном языке Российской Федерации с учетом особенностей социального и культурного контекста
ОК 6.	Проявлять гражданско-патриотическую позицию, демонстрировать осознанное поведение на основе традиционных общечеловеческих ценностей, в том числе с учетом гармонизации межнациональных и межрелигиозных отношений, применять стандарты антикоррупционного поведения
ОК 9.	Пользоваться профессиональной документацией на государственном и иностранном языках

ПК 1.1	Анализировать работу стационарных, перегонных, микропроцессорных и диагностических систем автоматики по принципиальным схемам
--------	---

## 2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

### 2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем в часах
<b>Объем образовательной программы учебной дисциплины</b>	<b>92</b>
в том числе:	
теоретическое обучение	64
лабораторные работы	8
практические занятия	8
Консультации	2
Промежуточная аттестация (экзамен)	10

## 2.2. Тематический план и содержание учебной дисциплины

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем в часах	Коды компетенций, формированию которых способствует элемент программы
1	2	3	4
<b>Раздел 1. Арифметические основы цифровой схемотехники</b>		<b>12</b>	
<b>Тема 1.1. Формы представления числовой информации в цифровых устройствах</b>	<b>Содержание учебного материала</b> Основные особенности систем счисления для представления (записи) информации в устройствах цифровой схемотехники (двоичная, двоично-десятичная, восьмеричная, шестнадцатеричная системы счисления). Форматы представления и передачи информации для цифровых устройств. Понятие бита, байта, машинного слова. Математический и машинный способы записи двоичных чисел. Формы представления чисел с фиксированной и плавающей запятой. Понятие о разрядной сетке. Представление положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда	2	ОК 1 - ОК 6, ОК 9, ПК 1.1
	<b>В том числе, практических занятий</b>	2	
	<b>Практическое занятие № 1.</b> Кодирование целых, дробных и смешанных чисел в различных системах счисления. Кодирование положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда»		
<b>Тема 1.2. Арифметические операции с кодированными числами</b>	<b>Содержание учебного материала</b> Особенности выполнения арифметических операций с многоразрядными двоичными кодированными числами (сложение, вычитание, умножение и деление) со знаковым и без знакового разряда. Правила и последовательность выполнения арифметических операций с кодированными двоичными числами с фиксированной и плавающей запятой в прямом, обратном, дополнительном и модифицированном коде со знаковым и без знакового разряда. Сложение и вычитание кодированных двоично-десятичных чисел со знаковым и без знакового разряда	6	ОК 1 - ОК 6, ОК 9, ПК 1.1
	<b>В том числе, практических занятий</b>	2	
	<b>Практическое занятие № 2.</b> Выполнение арифметических операций с многоразрядными двоичными кодированными числами со знаковым и без знакового разряда.		
<b>Раздел 2. Логические основы цифровой схемотехники</b>		<b>12</b>	
	<b>Содержание учебного материала</b>	<b>2</b>	

<p><b>Тема 2.1. Функциональная логики</b></p>	<p>Физическое представление логических значений двоичных чисел электрическими сигналами. Понятие о комбинационной схеме и цифровом автомате. Булевы (переключательные) функции, их количество и способы задания, существенные и фиктивные переменные.</p> <p>Способы представления логических переключательных функций: высказывание (словесное и письменное), табличное (понятие о таблицах истинности) и аналитическая запись (запись формулой). Элементарные (основные, базисные функции И, ИЛИ, НЕ) и комбинационные (универсальные, базовые) логические функции одной и двух переменных, их функциональная запись через дизъюнкцию, конъюнкцию и инверсию. Понятие высказывания. Операции импликации, эквивалентности и суммы по модулю 2, их свойства. Таблицы истинности для основных (базисных) и универсальных (базовых) логических функций. Релейно-контактный аналог элементарных и комбинационных логических функций.</p> <p>Применение законов, тождеств и правил алгебры логики для записи и преобразования переключательных функций. Условное графическое обозначение (УГО) основных (базисных) и универсальных (базовых) логических элементов для реализации элементарных и комбинационных функций</p> <p><b>В том числе, практических занятий</b></p> <p><b>Практическое занятие № 3.</b> Формы представления функций алгебры логики и их минимизация.</p>	<p>2</p>	<p>ОК 1 - ОК 6, ОК 9, ПК 1.1</p>
<p><b>Тема 2.2. Основы синтеза цифровых логических устройств</b></p>	<p><b>Содержание учебного материала</b></p> <p>Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Основы аналитического и графического (карты Карно) способов минимизации функций. Методика перехода от нормальной к совершенным формам записи переключательных функций при аналитическом и графическом способах.</p> <p>Основы синтеза и анализа комбинационных логических схем. Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Специальные разложения ПФ. Не полностью определенные (частные) ПФ. Построение функциональной схемы логического устройства методом синтеза. Синтез не полностью заданных логических функций. Понятие о запрещенных и неопределенных наборах аргументов элементарных функций. Анализ функциональных схем логических устройств. Некоторые особенности построения схем логических устройств. Техническая реализация — построение логических схем по переключательным функциям. Особенности построения логических устройств</p>	<p>4</p>	<p>ОК 1 - ОК 6, ОК 9, ПК 1.1</p>
<p><b>Тема 2.3. Цифровые интегральные микросхемы</b></p>	<p><b>Содержание учебного материала</b></p> <p>Общие сведения о цифровых интегральных микросхемах (ЦИМС) и область их применения. Основные серии ЦИМС для построения логических устройств. Классификация серий ЦИМС</p>	<p>4</p>	<p>ОК 1 - ОК 6, ОК 9, ПК 1.1</p>

	<p>по функциональному назначению, физическому принципу работы активных элементов (схемотехническое решение), электрическим и эксплуатационным параметрам, выполняемым функциям, классам (типам). Номенклатура и серии цифровых интегральных микросхем. Конструктивное оформление интегральных микросхем. Система цифробуквенного обозначения серий цифровых интегральных микросхем. Основные параметры ЦИМС. Сравнительные параметры ЦИМС с различными видами схемотехнических решений.</p> <p>Общая характеристика последовательных и комбинационных цифровых логических устройств на основе ЦИМС. Функциональные схемы и условные графические обозначения ЦИМС в зависимости от функционального назначения. Особенности включения ЦИМС в функциональных схемах логических устройств</p>		
<b>Раздел 3. Последовательностные цифровые устройства — цифровые автоматы</b>		<b>18</b>	
<p><b>Тема 3.1 Цифровые триггерные схемы</b></p>	<p><b>Содержание учебного материала</b></p> <p>Общие сведения о триггере как простейшем конечном цифровом автомате. Назначение триггеров и их применение в аппаратуре железнодорожной автоматики и телемеханики. Типы триггеров. Классификация триггеров по способу записи и управления информацией, организации логических связей. Назначение и обозначение входов и выходов триггеров. Методика определения состояния триггеров. Основные параметры.</p> <p>Построение триггеров на основе логических элементов интегральной схемотехники методом синтеза. Основные понятия о статическом и динамическом управлении триггером. Принцип функционирования асинхронного RS-триггера (бистабильная ячейка памяти) на основе логических элементов И-НЕ и ИЛИ-НЕ в интегральной схемотехнике с прямыми инверсными входами. Построение функциональной схемы и процесс функционирования одноступенчатого и двухступенчатого RS-триггера. Особенности построения и работы функциональных схем счетных триггеров. Построение функциональных схем и принцип работы триггеров Т-типа, D-типа. Построение универсального JK-триггера на основе RS-триггера с устранением состояния неопределенности. Условия построения и работы синхронных триггеров. Таблица переходов триггера (таблица истинности) и закон функционирования триггера (характеристическое уравнение триггера).</p> <p>Некоторые особенности функциональных схем триггеров: расширение информационных входов по И (ИЛИ), создание входов асинхронной установки (сброса) в нулевое (0) или единичное (1) состояние триггеров и их блокировка, создание дополнительных входов разрешения. Построение и работа схем взаимного преобразования триггеров: RS→T; D→T; RST→D; RST→JK; JK→RS; JK→T; JK→D. Условное графическое обозначение триггеров</p> <p><b>В том числе, лабораторных работ</b></p> <p><b>Лабораторная работа № 1. Исследование работы интегральных триггеров на логических элементах»</b></p>	<p><b>4</b></p> <p><b>2</b></p>	<p>ОК 1 - ОК 6, ОК 9, ПК 1.1</p>

<b>Тема 3.2. Цифровые счетчики импульсов</b>	<b>Содержание учебного материала</b>	<b>4</b>	ОК 1 - ОК 6, ОК 9, ПК 1.1
	Общие сведения о счетчиках. Назначение и типы счетчиков и пересчетных устройств. Классификация и параметры счетчиков. Принцип функционирования счетчиков. Максимальный (избыточный) и эффективный коэффициенты счета счетчика. Переполнение счетчика Принципы построения и работы счетчиков на сложение и вычитание с последовательным, параллельным, сквозным и групповым переносом. Таблица переходов счетчиков (таблица истинности, таблица состояний) и закон функционирования счетчика (характеристическое уравнение). Разрядность и коэффициент пересчета счетчиков, весовое соотношение разрядов. Ввод и вывод информации в счетчиках (последовательный и параллельный). Синхронные и асинхронные счетчики. Счетчик с изменяемым направлением счета (реверсивный счетчик). Самоостанавливающийся счетчик. Декадный двоично-десятичный счетчик. Построение и принцип работы счетчиков с переменным коэффициентом пересчета. Кольцевые счетчики. Построение суммирующего двоичного счетчика методом синтеза. Варианты графического изображения функциональных схем счетчиков (вертикальное и горизонтальное). Условное графическое обозначение счетчиков. Каскадное соединение счетчиков (многоразрядные счетчики). Схемы делителя частоты импульсной последовательности на основе двоичных счетчиков (назначение, принцип построения и работа делителей с различными коэффициентами деления)		
	<b>В том числе, лабораторных работ</b>	<b>2</b>	
	<b>Лабораторная работа № 2. Исследование функциональных схем счетчиков.</b>		
<b>Тема 3.3. Регистры</b>	<b>Содержание учебного материала</b>	<b>4</b>	ОК 1 - ОК 6, ОК 9, ПК 1.1
	Общие сведения о регистрах. Назначение и типы регистров. Классификация регистров. Принцип построения и работы последовательных, параллельных, последовательно-параллельных и параллельно-последовательных регистров при вводе и выводе информации. Особенности парафазного параллельного регистра. Кольцевые регистры, их назначение, особенности построения и динамика работы. Регистры с высоким импедансом, применение их в вычислительных комплексах. Реверсивный регистр, назначение, принцип построения и особенности применения. Сдвигающие регистры с цепями приема двоичной информации в последовательном коде и выдачи — в параллельном коде и наоборот. Сдвигающие регистры как преобразователи кодов. Буферные регистры. Варианты графического изображения функциональных схем регистров (вертикальное и горизонтальное). Условное графическое обозначение регистров. Реализация схем регистров на триггерах различных типов		
	<b>В том числе, лабораторных работ</b>	<b>1</b>	

	<b>Лабораторная работа № 3.</b> Исследование функциональных схем регистров. Исследование функциональных схем сумматоров.		
<b>Раздел 4. Комбинационные цифровые устройства</b>		<b>16</b>	
<b>Тема 4.1. Шифраторы и дешифраторы</b>	<b>Содержание учебного материала</b>	<b>4</b>	ОК 1 - ОК 6, ОК 9, ПК 1.1
	Назначение шифраторов и дешифраторов как элементов преобразования числовой информации. Принцип построения и работы шифраторов и дешифраторов. Таблица истинности процесса функционирования шифратора и дешифратора. Матричные, линейные и прямоугольные дешифраторы. Емкость шифраторов и дешифраторов. Форматы входного кода: двоичный и двоично-десятичный. Многоступенчатые дешифраторы. Условное графическое обозначение шифраторов и дешифраторов. Анализ схем шифраторов и дешифраторов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ		
	<b>В том числе, лабораторных работ</b>	<b>2</b>	
	<b>Лабораторная работа № 4.</b> Исследование функциональных схем шифраторов и дешифраторов». Исследование функциональных схем мультиплексоров и демультимплексоров.		
<b>Тема 4.2. Преобразователи кодов</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК 1 - ОК 6, ОК 9, ПК 1.1
	Назначение преобразователей кодов. Принцип построения и работы преобразователя двоичного позиционного числа в специальные двоичные машинные коды и машинных кодов одного вида в другой, преобразователя двоично-десятичного кода в двоично-десятичный код другого вида, преобразователя кодов для цифровой кодировки. Особенности построения схем при переходе из кодов одной системы счисления в другую. Таблица истинности процесса функционирования преобразователя кодов. Условное графическое обозначение преобразователей кодов. Анализ схем преобразователей кодов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ		
	<b>В том числе, практических занятий</b>	<b>2</b>	
	<b>Практическое занятие №4.</b> Логическое проектирование счетных схем».		
	<b>Содержание учебного материала</b>	<b>2</b>	

<p><b>Тема</b> <b>Мультиплексоры</b> <b>демультиплексоры</b></p>	<p><b>4.3.</b> <b>и</b></p>	<p>Назначение мультиплексоров и демультиплексоров как элементов устройств передачи и приема информации. Мультиплексоры как цифровые многопозиционные переключатели-коммутаторы. Демультиплексоры как селекторы-распределители входного сигнала, расширители каналов. Принцип построения и функционирования мультиплексоров и демультиплексоров. Особенности использования мультиплексоров для передачи информации из многих каналов в один в последовательном коде и преобразования параллельного кода в последовательный. Мультиплексорное и демультиплексорное дерево. Таблица истинности процесса функционирования мультиплексоров и демультиплексоров. Применение мультиплексоров и демультиплексоров как коммутаторов каналов. Понятие о селекторах-мультиплексорах. Условное графическое обозначение мульти-плексоров и демультиплексоров</p>		<p>ОК 1 - ОК 6, ОК 9, ПК 1.1</p>
<p><b>Тема</b> <b>Комбинационные</b> <b>двоичные сумматоры</b></p>	<p><b>4.4.</b></p>	<p><b>Содержание учебного материала</b> Назначение и классификация комбинационных сумматоров. Построение методом синтеза и условия функционирования одноразрядного комбинационного полусумматора. Таблица истинности процесса функционирования комбинационного сумматора. Построение и работа полного одноразрядного комбинационного сумматора. Многоразрядные сумматоры последовательного и параллельного действия с запоминанием переноса, последовательным сквозным переносом, параллельным и групповым переносом. Способы повышения быстродействия параллельных сумматоров. Накапливающие двоичные сумматоры. Десятичные сумматоры. Каскадное соединение сумматоров. Условное графическое обозначение сумматоров. Анализ функциональных схем сумматоров</p>	<p><b>2</b></p>	<p>ОК 1 - ОК 6, ОК 9, ПК 1.1</p>
<p><b>Тема</b>    <b>4.5.</b>    <b>Цифровые</b> <b>компараторы</b></p>		<p><b>Содержание учебного материала</b> Назначение и классификация цифровых компараторов — схем сравнения. Основные операции поразрядного сравнения двух сравниваемых двоичных чисел на основе алгебры логики. Принципы равенства и неравенства двоичных чисел. Принцип построения и процесс функционирования одноразрядного компаратора. Построение и работа многоразрядного компаратора. Таблица истинности функционирования компаратора. Способы наращивания разрядности компараторов. Каскадные схемы компараторов. Условное графическое обозначение компараторов</p>	<p><b>2</b></p>	
<p><b>Раздел 5. Цифровые запоминающие устройства</b></p>			<p><b>10</b></p>	
<p><b>Содержание учебного материала</b></p>			<p><b>2</b></p>	

<b>Тема 5.1. Классификация и параметры запоминающих устройств</b>	Общая характеристика и назначение цифровых запоминающих устройств. Классификация и параметры цифровых запоминающих устройств по физическим принципам работы, по технологии изготовления, способу изображения чисел, способу запоминания информации, по кратности считывания. Методы размещения информации (адресная и безадресная). Иерархия (структура) запоминающих устройств (ОЗУ, ПЗУ, ППЗУ). Основные характеристики запоминающих устройств: емкость, быстродействие, надежность и экономичность. Понятие о сверхоперативном запоминающем устройстве (СОЗУ). Организация безадресной и виртуальной памяти (магазинная, стековая, ассоциативная, непосредственная и прямой адресации)		ОК 1 - ОК 6, ОК 9, ПК 1.1
<b>Тема 5.2. Оперативные запоминающие устройства</b>	<b>Содержание учебного материала</b> Назначение, принцип построения и режимы работы оперативно-запоминающего устройства (ОЗУ) — запись, хранение и чтение информации в элементах памяти ОЗУ. Организация памяти в ОЗУ. Построение схем запоминающих элементов динамических и статических ОЗУ. Структура матриц накопителей информации ОЗУ. Схемы оперативных запоминающих устройств на основе ТТЛ-структуры и МДП-структуры с однокоординатной и двухкоординатной выборкой. Статические ОЗУ (регистровые, матричные, файловые, поразрядные, байтовые). Динамические ОЗУ. Схемотехника ОЗУ на отечественных микросхемах. Условное графическое обозначение оперативно-запоминающего устройства	<b>4</b>	ОК 1 - ОК 6, ОК 9, ПК 1.1
<b>Тема 5.3. Постоянные запоминающие устройства</b>	<b>Содержание учебного материала</b> Назначение и классификация постоянных запоминающих устройств (ПЗУ). Элементная база и организация постоянных запоминающих устройств. Постоянные запоминающие устройства масочного типа и программируемые пользователем. Построение ПЗУ различных видов. Принцип программирования пользователем ПЗУ (электрическим сигналом и маскированием). Особенности построения перепрограммируемых постоянных запоминающих устройств (ППЗУ). Схема ППЗУ с многократным электрическим перепрограммированием. ППЗУ с ультрафиолетовым стиранием и электрической записью. Условное графическое обозначение постоянных запоминающих устройств	<b>4</b>	ОК 1 - ОК 6, ОК 9, ПК 1.1
<b>Раздел 6. Аналого-цифровые и цифро-аналоговые преобразователи информации</b>		<b>4</b>	
<b>Тема 6.1. Цифро-аналоговые преобразователи (ЦАП) кода в напряжение</b>	<b>Содержание учебного материала</b> Назначение и основные параметры цифро-аналоговых преобразователей (ЦАП). Методы преобразования кода в аналоговый сигнал. Основные схемные решения построения цифро-аналоговых преобразователей: ЦАП с прецизионными резисторными матрицами и безматричные. Построение и принцип работы схемы ЦАП с прецизионными резисторными матрицами (ЦАП с весовыми двоично-взвешенными сопротивлениями) и на основе матрицы R-2R с суммированием токов. Схемотехнические принципы цифро-аналоговых преобразователей и их построение на электронных ключах. Условное графическое обозначение цифро-аналоговых преобразователей	<b>2</b>	ОК 1 - ОК 6, ОК 9, ПК 1.1

<b>Тема 6.2. Аналого-цифровые преобразователи (АЦП) информации</b>	<b>Содержание учебного материала</b> Назначение и основные параметры аналого-цифровых преобразователей (АЦП). Принцип аналого-цифрового преобразования информации. Понятие о дискретизации, квантовании и кодировании непрерывных сигналов. Методы преобразования аналогового сигнала в код. Принцип построения аналого-цифровых преобразователей сигналов по методам ступенчатого и последовательного приближения опорного напряжения и с параллельным преобразованием. Преобразователь угла поворота в двоичный код. Последовательные АЦП с единичным и с двоично-взвешенным приближением. Условное графическое обозначение аналого-цифровых преобразователей	<b>2</b>	ОК 1 - ОК 6, ОК 9, ПК 1.1
<b>Раздел 7. Микропроцессоры и микропроцессорные устройства</b>		<b>8</b>	
<b>Тема 7.1. Общие сведения о микропроцессорах и микропроцессорных системах</b>	<b>Содержание учебного материала</b> Основные определения и понятия о микропроцессорах как примерах цифрового автомата. Назначение, классификация и типовая структура микропроцессора. Два подхода к построению процессоров: принципы схемной логики и программируемой логики. Способы организации управления вычислительным процессом. Классификация микропроцессорных средств. Поколения микропроцессоров. Области применения микропроцессоров и микроЭВМ. Роль микропроцессорной техники при создании систем обработки данных. Перспективы развития и использования микропроцессорных средств	<b>4</b>	ОК 1 - ОК 6, ОК 9, ПК 1.1
<b>Тема 7.2. Микропроцессорные устройства</b>	<b>Содержание учебного материала</b> Однокристалльные микропроцессоры. Структурная схема и архитектурное построение однокристалльного микропроцессора. Состав, назначение и принципы взаимосвязи основных блоков в структурной схеме микропроцессора. Назначение основных сигналов и выводов. Взаимодействие устройств микропроцессора при выполнении команд управления. Команды микропроцессора. Особенности реализации команд передачи управления. Организация памяти микропроцессоров. Машинные такты и циклы (временная диаграмма циклов). Информация состояния. Запуск микропроцессора. Состояния захвата, прерывания, останова. Понятие о программном обеспечении	<b>4</b>	ОК 1 - ОК 6, ОК 9, ПК 1.1
<b>Консультации</b>		<b>2</b>	
<b>Промежуточная аттестация</b>		<b>10</b>	
<b>Всего</b>		<b>80</b>	

### **3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ ОП.08 «ЦИФРОВАЯ СХЕМОТЕХНИКА»**

**3.1. Для реализации программы учебной дисциплины предусмотрены следующие специальные помещения:**

Лаборатория «Цифровой схемотехники», оснащенная в соответствии с п 6.1.2.1 Основной образовательной программы по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

#### **3.2. Информационное обеспечение реализации программы**

Для реализации программы библиотечный фонд образовательной организации имеет печатные и электронные образовательные и информационные ресурсы, используемые в образовательном процессе

##### **3.2.1. Печатные и электронные издания**

###### **Основная:**

1. Фролов В.А. Цифровая схемотехника: учебник: в 4 ч. Ч.1— М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2020. - Режим доступа: <http://umczdt.ru/books/41/242200/> -

2. Фролов В.А. Цифровая схемотехника: учебник: в 4 ч. Ч.2— М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2020. - Режим доступа: <http://umczdt.ru/books/41/242201/>

3. Фролов В.А. Цифровая схемотехника: учебник: в 4 ч. Ч.3— М.: ФГБУ ДПО «Учебно методический центр по образованию на железнодорожном транспорте», 2020. - Режим доступа: <http://umczdt.ru/books/41/242202/> -

4. Фролов В.А. Цифровая схемотехника: учебник: в 4 ч.Ч.4 — М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2020. - Режим доступа: <http://umczdt.ru/books/41/242204/> -

5. Новиков, Ю. В. Введение в цифровую схемотехнику : учебное пособие / Ю. В. Новиков. — 3-е изд. — Москва, Саратов : Интернет-Университет Информационных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2020. — 392 с. — ISBN 978-5-4497-0314-9. — Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. — URL: <https://www.iprbookshop.ru/89431.html>

6. Микушин, А. В. Цифровая схемотехника : учебное пособие для СПО / А. В. Микушин, В. И. Сединин. — Саратов : Профобразование, 2021. — 318 с. — ISBN 978-5-

4488-1210-1. — Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. — URL: <https://www.iprbookshop.ru/106643.html>

**Дополнительная:**

1. Новожилов, О. П. Электроника и схемотехника в 2 ч. Часть 1 : учебник для среднего профессионального образования / О. П. Новожилов. — Москва : Издательство Юрайт, 2023. — 382 с. — (Профессиональное образование). — ISBN 978-5-534-10366-3. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/495312> (дата обращения: 30.08.2023).

2. Новожилов, О. П. Электроника и схемотехника в 2 ч. Часть 2 : учебник для среднего профессионального образования / О. П. Новожилов. — Москва : Издательство Юрайт, 2023. — 421 с. — (Профессиональное образование). — ISBN 978-5-534-10368-7. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/495313> (дата обращения: 30.08.2023).

3. Сажнев, А. М. Микропроцессорные системы: цифровые устройства и микропроцессоры : учебное пособие для среднего профессионального образования / А. М. Сажнев. — 2-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2023. — 139 с. — (Профессиональное образование). — ISBN 978-5-534-12092-9. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/496182> (дата обращения: 30.08.2023).

4. Циркин, В. С. Цифровая схемотехника : учебно-методическое пособие / В. С. Циркин, А. С. Окишев. — Омск : ОмГУПС, 2020 — Часть 2 — 2020. — 28 с. — Текст : электронный // Лань : электронно-библиотечная система. — URL: <https://e.lanbook.com/book/165726>

#### **4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ**

<b>Результаты обучения</b>	<b>Критерии оценки</b>	<b>Методы оценки</b>
<b>Перечень знаний, осваиваемых в рамках дисциплины:</b>		
- виды информации и способы ее представления в ЭВМ. - алгоритмы функционирования цифровой схемотехники.	- обучающийся перечисляет виды информации и способы ее представления в ЭВМ; - воспроизводит алгоритмы функционирования цифровой схемотехники.	различные виды опроса, решение задач, тестирование

<b>Перечень знаний, осваиваемых в рамках дисциплины:</b>		
<p>- использовать типовые средства вычислительной техники и программного обеспечения.</p> <p>- проводить контроль и анализ процесса функционирования цифровых схмотехнических устройств по функциональным схемам</p>	<p>- обучающийся демонстрирует практические навыки использования типовых средств вычислительной техники и программного обеспечения;</p> <p>- анализирует и контролирует процесс функционирования цифровых схмотехнических устройств по функциональным схемам.</p>	<p>экспертное наблюдение и оценка на лабораторных и практических занятиях</p>